

Channel 1 and channel 2 outputs cannot be controlled simultaneously.
 Transmitter bit 9 (pin 10) selects channel 1 when high or channel 2 when low.

Address inputs 1 to 5 are tri-state, inputs 6 to 8 are two-state with internal pull-ups.

The RC network on pin 11 determines the time the monostable outputs remains low after the end of a valid coded signal.

As the monostable output triggers the bistable output, this network confers an extra degree of noise immunity on both outputs. Time delay is approx. RxC .

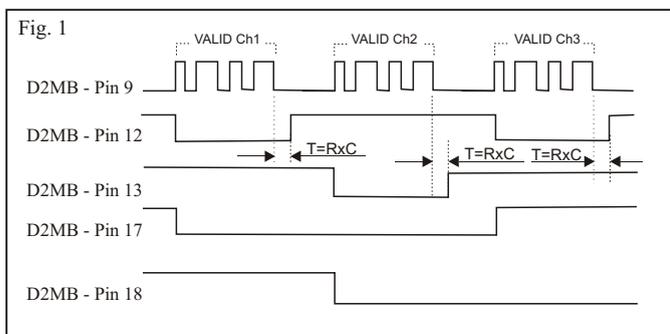
Typical values are 82K and 4,7 F.

Setting $C=0$, minimum response time is obtained.

This equals the 145027 decoding time.

Both outputs are open-collector.

On power-up, the bistable output is reset to the "Off" state.



L'abilitazione d'uscita dei 2 canali non può avvenire contemporaneamente.

Ponendo a +V o a massa il bit 9 del trasmettitore si abilita rispettivamente l'uscita del canale 1 e canale 2 del mod. D2MB.

I bit da 1 a 5 sono codificati tri-state, i bit 6-7-8 sono On-Off e vengono considerati alti in posizione aperta.

Il gruppo RC determina il tempo di permanenza del segnale valido in uscita, dopo la scomparsa del segnale in ingresso.

$R = 20$ e $C =$ qualsiasi valore (valore tipico $R = 82 K$ e $C = 4,7\mu F$). Tempo di permanenza RxC .

In presenza di disturbi a radiofrequenza dovuti a commutazioni di potenza, oppure a fenomeni di sganciamento dovuti a cattiva propagazione del segnale RF, questo tempo garantisce comunque un'immunità a commutazioni indesiderate.

Ponendo $C = 0$ si ha la velocità di risposta massima pari al tempo di decodifica del 145027.

Collegare i dispositivi da controllare dai pins 12 e 13 (uscite monostabili) e pins 17 e 18 (uscite bistabili) al positivo dell'alimentazione.

Ogni volta che si alimenta il circuito le uscite bistabili si posizionano a +V.

Fig. 1 _ Timing diagram

Fig. 1 _ Temporizzazione segnali riferiti alla nota applicativa .