

Radio e Microprocessore / **Microprocessor embedded radio**

Microprocessore Integrato

- Ricevitore ad alta sensibilità (-114 dBm) con microprocessore integrato programmabile
- Protocollo proprietario per ottenere un consumo medio del ricevitore estremamente basso (< 100µA)

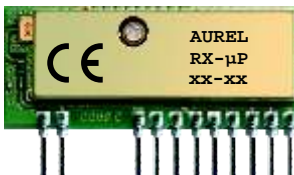
Oltre a protocolli mirati al basso consumo, grazie alla disponibilità di microprocessori integrati sia nel TX che nel RX, sono disponibili personalizzazioni dei protocolli di trasmissione.

Embedded Microprocessor

- High sensitivity receiver (-114 dBm) with embedded microprocessor on board.
- Proprietary protocol to work-out an extremely limited device average power consumption (< 100 µA)

In addition to low power consumption protocol, customized code encoding/decoding protocols are possible via microprocessors embedded on both transmitter and receiver units.

RX-µP



Receiving Device

- 2) GND
- 3) Antenna
- 7) GND
- 8) RSSI
- 9) Program Line
- 10) Out 1 - Open Collector
- 11) Out 2 - Open Collector
- 12) Out 3 - Open Collector
- 13) Out 4 - Open Collector
- 14) Led Out Line
- 15) Vcc (+5V)

SMART TX-µP



SmartRF
Line