

Address inputs 1 to 8 are tri-state, input 9 is two-state with an internal pull-up.

The RC network on pin 11 determines the time the monostable output remains low after the end of a valid coded signal.

As the monostable output triggers the bistable output, this network confers an extra degree of noise immunity on both outputs. Time delay is approx. $R \times C$.

Typical values are 82K and 4.7 F.

Setting $C=0$, minimum response time is obtained.

This equals the 145028 decoding time.

Both outputs are open-collector.

On power-up the bistable output is reset to the 'OFF' state.

I bit da 1 a 8 sono codificati tri-state, il bit 9 è solo On-Off.

Il gruppo RC determina il tempo di permanenza del segnale valido in uscita, dopo la scomparsa del segnale in ingresso.

$R = 20 K$, $C =$ qualsiasi valore (valore tipico $R=82K$ e $C=4,7\mu F$). Tempo di permanenza $R \times C$.

In presenza di disturbi a radiofrequenza dovuti a commutazioni di potenza, oppure a fenomeni di sganciamento per cattiva propagazione del segnale RF, questo tempo garantisce comunque un'immunità a commutazioni indesiderate.

Ponendo $C=0$ si ha la velocità di risposta massima pari al tempo di decodifica del 145028.

Collegare i dispositivi da controllare dal pin 13 (uscita monostabile) e pin 14 (uscita bistabile) al positivo dell'alimentazione.

Ogni volta che si alimenta il circuito l'uscita bistabile (TP2) si posiziona a +V.

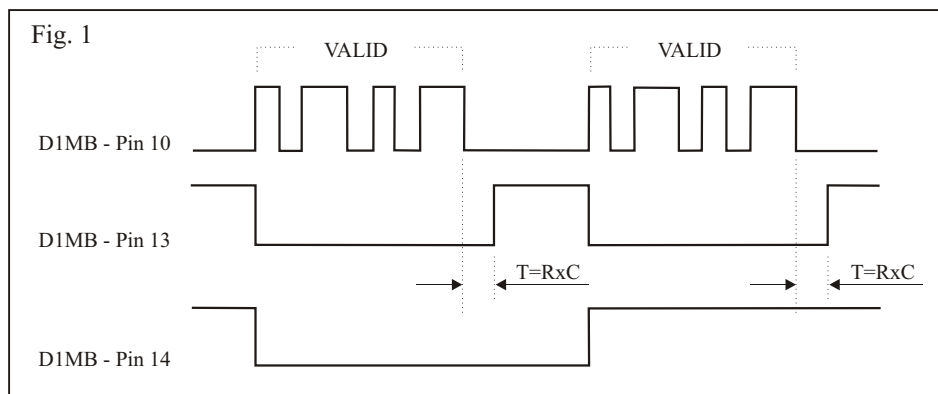


Fig. 1 _ Timing diagram

Fig. 1 _ Temporizzazione segnali riferiti alla nota applicativa .